

**Примерен тест по дисциплината „Организация на компютъра”
Специалност КСТ, Редовна форма на обучение, 2020**

----- Въпрос 1 (1т.)

Коя е мерната единица чрез която се измерва производителността на CPU?

- a) MIPS
- b) MiB/s
- c) GiB/s
- d) FLOPS

----- Въпрос 2 (1т.)

Маркирайте вярното твърдение за L1 кеш:

- a) С най-малък размер от всички нива на кеш, интегрирана в микропроцесора.
- b) С най-голям размер от всички нива на кеш, интегрирана в микропроцесора.
- c) С най-голям размер и най-бърза от всички нива на кеш.
- d) С най-малък размер и най-бавна от всички нива на кеш.

----- Въпрос 3 (1т.)

Какво е предназначението на UEFI Secure Boot?

----- Въпрос 4 (1т.)

Освен MCH и ICH кой е третият хъб при чипсетите с хъбова архитектура?

- a) HIB
- b) LPC
- c) FWH
- d) Super I/O

----- Въпрос 5 (1т.)

Частта от твърдия диск, която се формира от цилиндри с последователни номера, се нарича:

- a) Клъстер (блок)
- b) Файл
- c) Логически дял
- d) FAT

----- Въпрос 6 (1.5т.)

Маркирайте верните твърдения:

- a) Intel Core i7 е 64-битов микропроцесор.
- b) Супер-скаларната архитектура е псевдо-паралелна.
- c) Микропроцесорите изпълняват операции с плаваща запетая.
- d) Физическото форматиране на твърдите дискове може да се реализира чрез конзолна команда FDISK (ОС Windows).
- e) Процесори Itanium имат вградена L1, L2 и L3 кеш памет.

----- Въпрос 7 (1т.)

Маркирайте шината, която свързва MCH и ICH при чипсетите с хъбова архитектура:

- a) LPC
- b) FSB
- c) HIB
- d) PCI

----- Въпрос 8 (1.5т.)

Маркирайте верните **твърдения**:

- a) Super I/O чип управлява бързата периферия.
- b) Микропроцесор Intel Pentium 4 е 32-битов.
- c) UEFI поддържа режим secure boot при който драйверите трябва да са подписани.
- d) VLIW е архитектура, паралелна на апаратно ниво.
- e) Регистровата памет е по-бърза от оперативната памет.

----- Въпрос 9 (1т.)

Кога ще предпочетете да използвате NOR флаш памет вместо NAND флаш памет?

----- Въпрос 10 (1т.)

Кой от изброените микропроцесори на Intel е със скаларна архитектура?

- a) Pentium II
- b) Pentium III
- c) Pentium 4
- d) 80486DX

----- Въпрос 11 (1.5т.)

Защо се налага оперативната памет (DRAM) да се опреснява?

----- Въпрос 12 (1т.)

Маркирайте твърдението, което е вярно за RISC архитектура:

- a) Характеризира се с малкия брой вътрешни регистри.
- b) Характеризира се с малкия брой, оптимизирани по бързодействие инструкции.
- c) Паралелна архитектура на апаратно ниво.
- d) Паралелна архитектура на програмно ниво.

----- Въпрос 13 (1т.)

Маркирайте възможните **размери** за сектор на твърд диск:

- a) 0.5 KiB
- b) 1 KiB
- c) 2 KiB
- d) 4 KiB
- e) 8 KiB

----- Въпрос 14 (1т.)

Кой модул управлява обмена между процесора, кеш и оперативната памет при чипсетите с мостова архитектура?

- a) Северен мост
- b) Южен мост
- c) MCH
- d) ICH

----- Въпрос 15 (1т.)

От какво зависи латентността при твърдите дискове?

- a) От захранващото напрежение на двигателя, който върти дисковия пакет.
- b) От скоростта на въртене на дисковия пакет.
- c) От времето за достъп до сектор от диска.
- d) От тактовата честота на процесора.

----- Въпрос 16 (1.5т.)

Кога една кеш памет е напълно асоциативна?
