

УПРАЖНЕНИЕ № 8

АНАЛИЗ НА КОМБИНАЦИОННИ СХЕМИ

ЦЕЛ НА УПРАЖНЕНИЕТО

Целта на упражнението е да се усвоят и практически да се използват методите за анализ на комбинационни логически схеми.

КРАТКА ТЕОРИЯ

Анализ на комбинационни логически схеми (КЛС)

Анализът е процес на получаване на логически израз за съществуваща КЛС, т.е. при анализа е необходимо да се получи оптимален логически израз (ако е необходимо и в СНДФ) реализиращ се от логическата схема.

Анализът на КЛС е основна задача в теорията на логическите схеми. Решението на тази задача е процес, който се свежда до определянето на булевите функции, реализиращи комбинационната логическа схема по структурата ѝ, която е известна. Основна задача на анализа на логическите схеми е и изследването на тяхното поведение при преходните процеси, т.е. да се установи след колко време и какви промени настъпват в изходната реакция на схемата при различни промени настъпили на входовете ѝ. Задачата за анализ на КЛС се решава тривиално и не изисква специална методика. Анализът на КЛС е *статичен* и *динамичен*.

Статичен анализ

Най-често задача на статичния анализ е да се установи дали синтезираната схема реализира логическите функции, заложи при проектирането ѝ. Резултат на статичния анализ, който се развива в обратен ред (от изхода към входа) е получаването на система логически функции, отразяващи физическото описание на работата на анализираната схема. При статичния анализ на комбинационните логически схеми се приема, че всички сигнали в схемата са идеални и преминават през логическите елементи без закъснение. Целта на анализа при тази постановка е да се получат изходните сигнали на схемата за един или повече зададени набори от променливи и реализираните от схемата функции в някои от стандартните начини на задаване. Анализът се провежда в следната последователност:

- Означават се всички входни, изходни и междинни точки в схемата (входовете и изходите съответно с входни и изходни променливи, а междинните точки с букви или цифри);
- Изходната променлива на всеки логически елемент се изразява като функция на входните му величини;

- Чрез последователно заместване от изхода към входа се получава скобова форма на изходната променлива на цялата схема като функция на входните променливи. Получената скобова форма може да се преобразува в зависимост от необходимостта в конкретния случай.

Динамичен анализ

Динамичния анализ всъщност означава съобразяване с независимата величина време, която се приема за дискретна. При динамичния анализ на комбинационни логически схеми се приема, че сигналите в схемата са идеални и промените на изходния сигнал на i -тия логически елемент закъсняват спрямо промените на входните му сигнали с характерно за елемента време τ_i , характеризиращо предавателните качества на този елемент. За да се проведе по-лесно динамичният анализ е необходимо да се опрости постановката, като за целта се приеме още, че всички елементи в схемата имат една и съща времезадръжка на сигналите τ . Задачата за анализа се състои в установяване след колко време и какви промени настъпват в изходната реакция на схемата при различни промени настъпили на входовете.

Динамичен анализ при смяна на един входен набор с друг се провежда в следната последователност:

1. Определя се стъпалността на схемата s и се съставя таблица с $s+1$ колонки и толкова реда, колкото входове и елементи има общо схемата, като редовете се наименуват с входен сигнал и номер на логически елемент. Стълбовете на таблицата се номерират от ляво на дясно от 0 до s ;

2. Началният входен набор се записва в ляво от таблицата на съответните места срещу входните сигнали. За него (за началния входен набор) се намира реакцията на елементите в схемата и стойностите на изходните и междинните променливи се записват в най-лявата колонка (както при статичния анализ). Вторият заден набор се записва в съответните места на нулевата колонка;

3. Попълват се стълбовете на таблицата в реда 1, 2, 3, ... s , като за намирането стойностите на сигналите на всеки изход на логически елемент на схемата при попълването на i -тата колонка се използват записаните в $(i-1)$ -та колонка стойности.

При този анализ се установява, че за известен период от време изходната реакция на схемата може да бъде невярна, като максималното време, необходимо за установяване на правилната изходна реакция, се определя от стъпалността на схемата. Често в смисъл на по-нагледно тази задача може да се реши и като се използва еквивалентна на таблицата времедиаграма. Вместо колонките във времедиаграмата се чертаят интервали от време с една и съща продължителност τ .

Получаването на неправилни резултати вследствие на различните закъснения на сигналите в схемата се нарича *състезание на сигналите*. Отстраняването им е важна задача при синтеза на логическите схеми. От анализа на реакциите на логическите елементи при най-неблагоприятни от гледна точка на поява на състезания изменения на входните сигнали е установено, че условията за поява на състезания са: поне на два входа на логически елемент от схемата да се извършват едновременни промени и не променящите се сигнали по останалите входове да не поддържат изходния сигнал на схемата неизменен.

Откриването на възможността за поява на състезания в комбинационните схеми се свежда до последователна проверка за изпълнение на тези две условия, като се започва от изходите към входовете на схемата.

Възможностите за борба със състезанията са няколко. Една от тях е при синтеза схемата да се построи така, че да не допуска изпълнението на горните две условия. Тъй като в основата на възникването на състезания лежи разпространението на сигналите по различни пътища, при проектирането е необходимо те да се изравняват. Това се постига или като се предпочетат по-сложните структурни схеми, но с изравнени пътища, или като пътищата на сигналите се изравняват чрез включването на закъснителни елементи или двойки инвертори в по-късите пътища. В някои случаи се налага да се извършва и минимизация с „излишък“ на логическите функции с цел освобождаване на схемите от състезания.

Друга възможност е да се отстраняват не състезанията, а техните отрицателни последици за устройството, управлявано от изходите на схемата, допускаща състезания. Това става като:

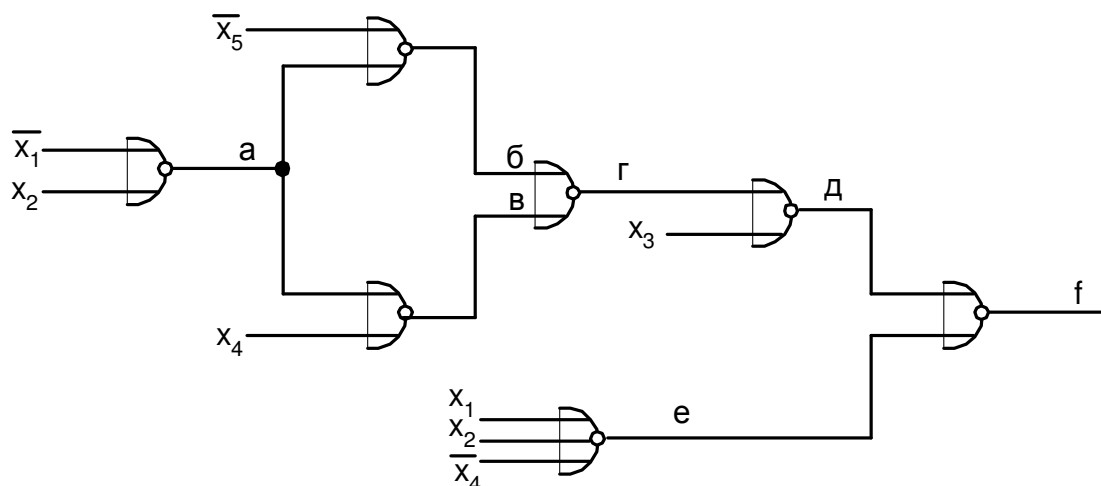
-Всеки входен набор от последователността се подава на входовете на схемата в продължение на точно определено време, достатъчно за получаване на правилна реакция на изходите на схемата;

-Изходните за схемата сигнали се използват не непрекъснато, а в точно определени моменти от време. Тези моменти се определят от специални тактови (синхронизиращи) сигнали. Продължителността на паузата между два тактови сигнала трябва да е достатъчна, за да се разпространят сигналите по най-дългия път от вход до изход в схемата.

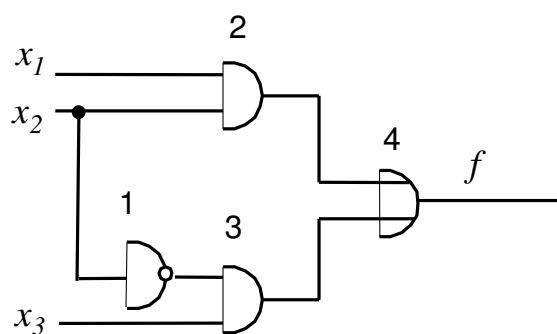
ЗАДАЧИ ЗА ИЗПЪЛНЕНИЕ

1. Анализирайте статично схемата от фиг. 1, като получите канонична форма на реализираната функция.

2. Анализирайте динамично схемата показана на фиг. 2 при смяна на входния набор 111 с 101.



Фиг. 1.



Фиг. 2.

НАЧИН НА РАБОТА

Упражнението се изпълнява по указание на ръководителя на занятието.

За КЛС от фиг. 1 да се извърши статичен анализ до получаване на канонична форма на реализираната функция. За тази цел всяка изходна величина да се представи като

функция на входните променливи. Да се приложи посочената последователност за статичен анализ в раздел **Статичен анализ** от представената кратка теория за упражнението.

За да се анализира динамично схемата от фиг. 2 е необходимо да се приложи посочената последователност за динамичен анализ при смяна на един входен набор с друг в раздел **Динамичен анализ** от представената по-горе кратка теория за упражнението.

СЪДЪРЖАНИЕ НА ПРОТОКОЛА

Получаване на канонична форма на функцията, реализираща се от схемата на фиг. 1. Таблица за провеждане на динамичен анализ на указаната схема. Структурните схеми от фиг. 1 и фиг. 2. Оценки и изводи на методите за анализ на КС.

КОНТРОЛНИ ВЪПРОСИ И ЗАДАЧИ

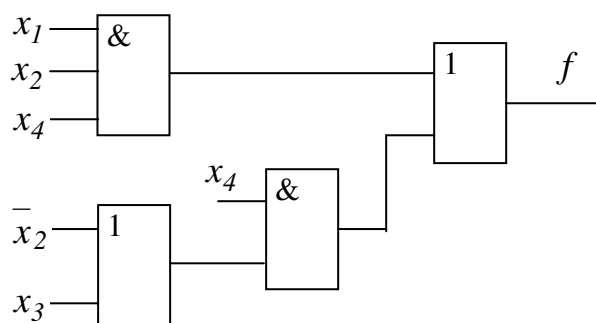
1. Цел и задачи на статичния анализ на КС.
2. Какви са характерните особености на логическите елементи И, ИЛИ, И-НЕ, ИЛИ-НЕ?
3. Подходи за провеждане на статичния анализ на КС.
4. Задачи на динамичния анализ на КС

5. Анализ на реакциите на основните логически елементи с два входа от гледна точка на състезания.

7. Мерки за отстраняване на състезанията в КС.

8. Да се проведе динамичен анализ на схемата от фиг. 3 с таблица и времедиаграма за следната входна последователност:

а) 0000 – 1001; б) 0011 – 1110; в) 0101 – 0110.



Фиг. 3.